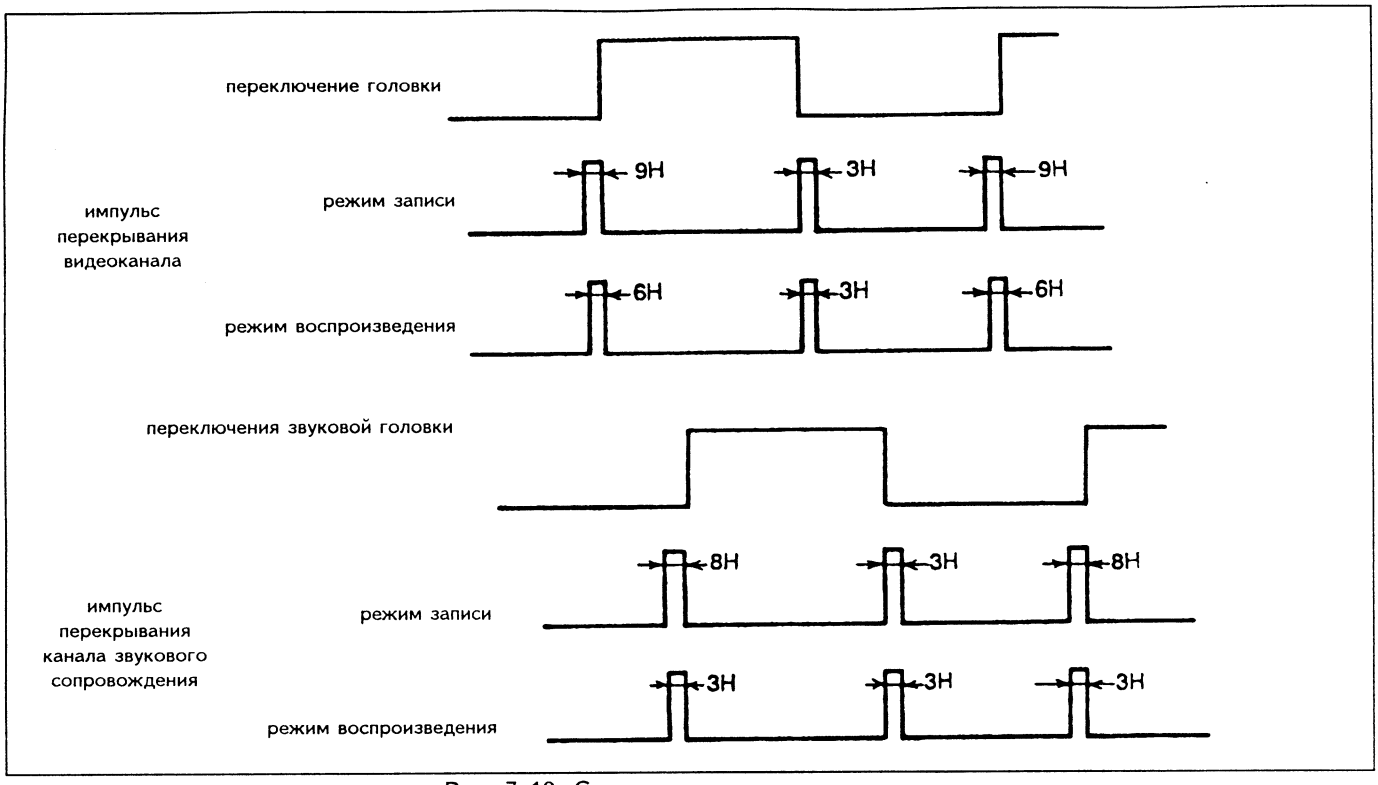

Рис. 7-18. Синхронизация перекрывания

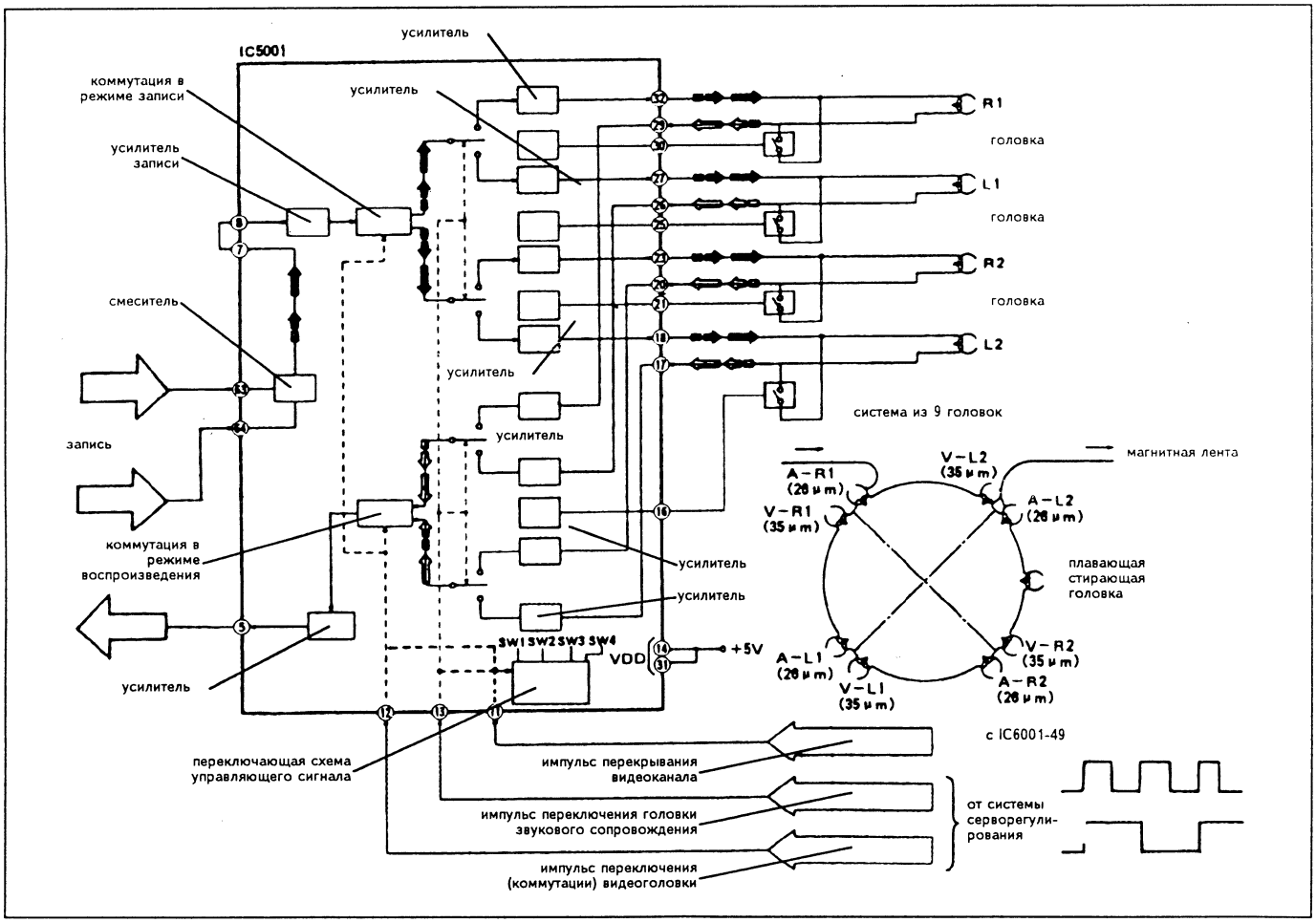

Рис. 7-19. Схема коммутации головок